

**PATENT N°: CN ZL201180062729.6**

Jurisdiction: CN

<b>Name of the Evaluator</b>
<b>Lead Evaluator</b>
Hao ZHANG

The above mentioned Evaluator hereby declares that the following claim(s):

- Claim 1; and
- Claim 31.

in the above referenced patent, is(are) essential to making, using in, selling within, or importing into, the countries of registration, any 3GPP product (the applicable Product Categories are given below) that is or purports to be in compliance with the following parts of the Third Generation Partnership Program (3GPP) technical standards:

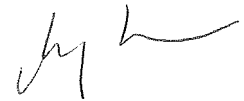
- Document 3GPP TS 26.445 V12.1.0 : Sections 5.2.3.5, 5.2.3.5.1, 5.2.3.5.2, 5.2.3.5.3, 5.2.3.5.6 and 5.2.3.5.7

Claim 1 and claim 31 are relevant for 3GPP Terminal Products.

Claim 1 and claim 31 are relevant for 3GPP Base Station Products.

**Authorized signature and date**

September 8, 2021





(12) 发明专利

(10) 授权公告号 CN 103282959 B

(45) 授权公告日 2015.06.03

(21) 申请号 201180062729.6

(51) Int. Cl.

(22) 申请日 2011.10.24

G10L 19/20(2013.01)

(30) 优先权数据

61/406,379 2010.10.25 US

(56) 对比文件

US 2007/0225971 A1, 2007.09.27,

CN 1274456 A, 2000.11.22,

CN 1527282 A, 2004.09.08,

Suat Yeldener 等. A MIXED SINUSOIDALLY

EXCITED LINEAR PREDICTION CODER AT 4

KB/S AND BELOW. 《Speech and signal

processing》. 1998,

(85) PCT国际申请进入国家阶段日

2013.06.25

(86) PCT国际申请的申请数据

PCT/CA2011/001182 2011.10.24

(87) PCT国际申请的公布数据

W02012/055016 EN 2012.05.03

审查员 陈成

(73) 专利权人 沃伊斯亚吉公司

地址 加拿大魁北克

(72) 发明人 T. 韦兰科特 M. 杰里尼克

(74) 专利代理机构 北京市柳沈律师事务所

11105

代理人 张贵东

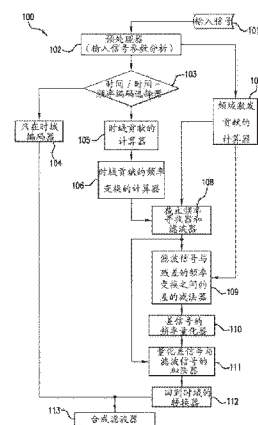
权利要求书5页 说明书17页 附图6页

(54) 发明名称

低位速率和短延迟地编码普通音频信号

(57) 摘要

一种编码输入声音信号的混合时域/频域编码设备和方法,其中响应输入声音信号计算时域激发贡献。还响应输入声音信号计算时域激发贡献的截止频率,以及与截止频率有关地调整时域激发贡献的频率范围。在响应输入声音信号计算频域激发贡献之后,相加调整后时域激发贡献和频域激发贡献以形成构成输入声音信号的编码形式的混合时域/频域激发。在时域激发贡献的计算中,可以在输入声音信号的相继帧中处理输入声音信号,以及可以计算要用于当前帧中的子帧的数量。还描述了使用混合时域/频域编码设备的相应编码器和解码器。



CN 103282959 B